

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

THIS PAGE BLANK (USPTO)

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-205864
 (43)Date of publication of application : 30.07.1999

(51)Int.Cl. H04Q 7/38
 H04Q 7/36
 H04J 13/04
 H04L 5/00

(21)Application number : 10-017633
 (22)Date of filing : 14.01.1998

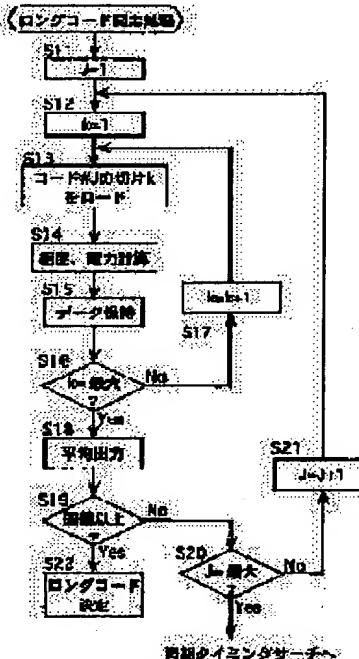
(71)Applicant : YOZAN INC
 (72)Inventor : SHU TERUHEI
 SHU NAGAAKI

(54) METHOD FOR SEARCHING LONG CODE IN ASYNCHRONOUS CELLULAR SYSTEM BETWEEN DS-CDMA STATIONS

(57)Abstract:

PROBLEM TO BE SOLVED: To allow a method to search long codes with high accuracy.

SOLUTION: In the identification processing of a long code, a correlation arithmetic operation is applied between a prescribed chip of a first composite code and a received signal sample and its output power is calculated (S14). The above processing is repeatedly executed for k-sets of different chips of the same composite code (S16), and the mean value is compared with a prescribed threshold (S19). When the mean value is smaller than the prescribed threshold, the above processing is executed for second and succeeding composite codes (S20). Furthermore, peak outputs of a multi-path are summed, and the above processing may be executed regarding the sum.



LEGAL STATUS

[Date of request for examination] 24.11.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-205864

(43)公開日 平成11年(1999)7月30日

(51) Int.Cl.⁸
H 04 Q 7/38
7/36
H 04 J 13/04
H 04 L 5/00

識別記号

F I
H 04 B 7/26 109 A
H 04 L 5/00
H 04 B 7/26 105 D
H 04 J 13/00 G

審査請求 未請求 請求項の数7 FD (全18頁)

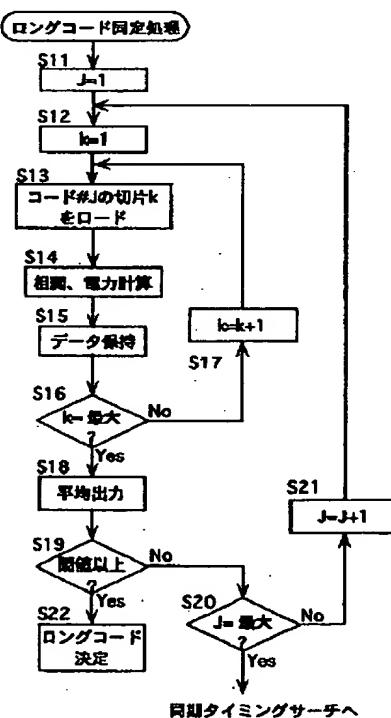
(21)出願番号 特願平10-17633
(22)出願日 平成10年(1998)1月14日

(71)出願人 000127178
株式会社鷹山
東京都世田谷区北沢3-5-18
(72)発明者 周 旭平
東京都世田谷区北沢3-5-18 鷹山ビル
株式会社鷹山内
(72)発明者 周 長明
東京都世田谷区北沢3-5-18 鷹山ビル
株式会社鷹山内
(74)代理人 弁理士 山本 誠

(54)【発明の名称】 DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法

(57)【要約】

【課題】 高精度に、ロングコードサーチを行う。
【解決手段】 ロングコード同定処理において、第1番目の合成コードの所定チップの切片と受信信号サンプルとの相関演算を行い、その出力の電力を計算する(S14)。これを、同じ合成コードの異なるk個の切片について繰り返し実行し(S16)、その平均値を所定のしきい値と比較する(S19)。所定のしきい値よりも小さいときは、第2番目以降の合成コードについて、前述の処理を実行する(S20)。また、マルチバスの各ピーク出力を加算し、その和について上述した処理を実行するようにしてもよい。



【特許請求の範囲】

【請求項1】 各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ロングコードにおける前記部分的コードの位置を順次シフトして前記切片を所定個数生成し、
- (2) これら切片と前記受信信号との相関演算を行い、
- (3) 前記相関演算の出力に基づいて電力を算出し、
- (4) 当該ロングコードの前記所定個数の切片に対応する電力の平均値を算出し、

(5) 該平均値が所定の閾値を越えるまで前記ロングコードを変更し、

(6) 前記平均値が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするDS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法。

【請求項2】 各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ロングコードにおける前記部分的コードの位置を順次シフトして前記切片を所定個数生成し、
- (2) これら切片と前記受信信号との相関演算を行い、
- (3) 当該ロングコードの前記所定個数の切片に対応する相関出力の平均値を算出し、
- (4) この平均値に基づいて電力を算出し、
- (5) この電力が所定の閾値を越えるまで前記ロングコードを変更し、

(6) 前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするDS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法。

【請求項3】 各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義さ

れた各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、

- (2) これら切片と前記受信信号との相関演算を行い、
- (3) 該相関演算の出力に基づいて電力を算出し、
- (4) これら電力のうち所定の閾値を超えた電力を選出し、
- (5) これら選出された電力の平均値を算出し、
- (6) 該平均値が所定の閾値を超えるまで前記ロングコードを変更し、

10 (7) 前記平均値が所定の閾値を超えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするDS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法。

【請求項4】 各セルに固有のロングコードと各セル共通の共通制御チャネルのためのショートコードとを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを

20 「切片」という）によって受信信号のロングコードをサーチする、DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ショートコードと前記受信信号との相関演算を行い、該相関出力の電力を複数シンボルにわたって巡回積分し、

(2) 該巡回積分結果から前記電力の最大値およびこの最大値から所定時間以内の電力ピークに対応したタイミングを選出し、

(3) 前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、

- (4) これら切片と前記受信信号との相関演算を行い、
- (5) 該相関演算の出力に基づいて電力を算出し、
- (6) これら電力のうち前記選出されたタイミングの電力の平均値を算出し、

(7) 該平均値が所定の閾値を超えるまで前記ロングコードを変更し、

(8) 前記平均値が所定の閾値を超えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするDS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法。

【請求項5】 各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-CDMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、
- (2) これら切片と前記受信信号との相関演算を行い、
- (3) これら相関演算出力から電力を算出し、
- (4) これら電力のうち所定の閾値を越えた電力を選出し、
- (5) 前記各部分的コードを循環シフトしつつ、前記選択された電力に対応するI、Q成分の相関演算出力をフェービング補正してレーク合成し、
- (6) これらレーク合成結果の平均値を算出し、
- (7) この平均値に基づいて電力を算出し、
- (8) この電力が所定の閾値を越えるまで前記ロングコードを変更し、
- (9) 前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするD S-C D M A基地局間非同期セルラ方式におけるロングコードサーチ方法。

【請求項6】 各セルに固有のロングコードと各セル共通の共通制御チャネルのためのショートコードとを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、D S-C D M A基地局間非同期セルラ方式におけるロングコードサーチ方法であって、

- (1) 前記ショートコードと前記受信信号との相関演算を行い、該相関出力の電力を複数シンボル分にわたって巡回積分し、

(2) 該巡回積分結果から前記電力の最大値およびこの最大値から所定時間以内の電力ピークに対応したタイミングを選出し、

- (3) 前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることによって、前記切片を所定個数生成し、

- (4) これら切片と前記受信信号との相関演算を行い、

- (5) 前記各部分的コードを循環シフトしつつ、前記選出されたタイミングで相関演算出力のI、Q成分をフェービング補正してレーク合成し、

- (6) これらレーク合成結果の平均値を算出し、

- (7) この平均値に基づいて電力を算出し、

- (8) この電力が所定の閾値を越えるまで前記ロングコードを変更し、

- (9) 前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定することを特徴とするD S-C D M A基地局間非同期セルラシステムにおけるロ

ングコードサーチ方法。

【請求項7】 前記切片は各通信チャネルに対応したショートコードとロングコードとの合成コードの一部分であることを特徴とする前記請求項1～6のいずれか1項に記載のD S-C D M A基地局間非同期セルラ方式におけるロングコードサーチ方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、D S-C D M A (Direct Sequence - Code Division Multiple Access) 基地局間非同期セルラ方式におけるロングコードサーチ方法に関する。

【0002】

【従来の技術】 近年の陸上移動通信の発展に伴い、チャネル容量を大幅に増加することが可能な直接拡散(D S)型のスペクトラム拡散(S S)を用いた符号分割多元接続(C D M A)方式を用いたC D M Aセルラ方式が注目されている。一般に、C D M A方式においては他局との相互干渉があるため、他の多元接続方式(F D M A, T D M A)に比べて周波数利用効率が劣化する。しかし、セルラ方式においては、空間的な周波数再利用効率(同一周波数のセル繰り返し率)が総合的な周波数利用効率に寄与するため、干渉に強くセル繰り返し率の高いC D M A方式も有力な方式となる。

【0003】 このようなD S-C D M Aセルラシステムは、全基地局間の時間同期を厳密に行なう基地局間同期システムと、これを行なわない基地局間非同期システムとの2つの方式に分類される。基地局間同期システムは、G P Sなどの他のシステムを利用して基地局間同期を実現するもので、各基地局では同一のロングコードを各基地局毎に異なる遅延を与えて使用するため、初期セルサーチはロングコードのタイミング同期を行なうのみでよい。また、ハンドオーバ時の周辺セルサーチは、移動機にはそれが属する基地局から周辺基地局のコード遅延情報を通知されるため、より高速に行なうことができる。

【0004】 これに対し、基地局間非同期システムでは、基地局を識別するために各基地局で用いる拡散符号を変えているため、移動機は、初期セルサーチにおいて拡散符号を同定することが必要となる。また、ハンドオーバ時の周辺セルサーチでは、それが属する基地局から周辺基地局で使用している拡散符号の情報を得ることにより、同定する拡散符号の数を限定することが可能となる。しかし、いずれの場合でも、前記基地局間同期システムの場合と比較するとサーチ時間が大きくなり、拡散符号にロングコードを使用する場合にはセルサーチに要する時間は膨大なものとなる。しかしながら、この基地局間非同期システムは、G P S等の他のシステムを必要としないというメリットがある。

【0005】 このような基地局間非同期システムの問題

を解決し、初期同期を高速に行なうことができるセルサーチ方式が提案されている（樋口健一、佐和橋衛、安達文幸、「D S - C D M A 基地局間非同期セルラ方式におけるロングコードの2段階高速初期同期法」信学技報、C S - 9 6 , R C S 9 6 - 1 2 (1 9 9 6 - 0 5) ）。この提案されている初期同期法は、最初に各セル共通のショートコードをマッチドフィルタを用いて逆拡散してロングコードのタイミングを検出し、次に、マッチドフィルタあるいはスライディング相関器を用いて各セル特有のロングコード特定を行なうものである。

【0006】以下、この提案されている初期同期法について説明する。この提案されている基地局間非同期セルラ方式においては、各基地局B S 1 ~ B S N はそれぞれ異なるロングコードL C # 1 、L C # 2 、... 、L C # N と各チャネルを識別するためのショートコードS C # 0 ~ S C # M を用いて2重に拡散されたシンボルを用いて移動機と伝送を行なうようになされている。ここで、前記ショートコードS C # 0 ~ S C # M は各セルにおいて共通であり、また、各セルとも制御チャネルには共通のショートコードS C # 0 が割り当てられている。

【0007】図13を用いて、上記提案されている2段階高速初期同期法について詳細に説明する。この図の上部には移動機における受信信号の例が示されており、基地局B S k 、B S k - 1 、B S k - 2 からそれぞれ送信された制御チャネルの受信信号が示されている。図示するように、各制御チャネルは、1ロングコード周期で、各基地局共通に制御チャネルに割り当てられているショートコードS C # 0 のみで拡散されたシンボル（図中斜線部分）を有している。これは、一定周期でロングコード拡散を行なわないようにすることにより実現されている。また、その他のシンボル位置は各基地局毎に異なるロングコードL C # i と前記ショートコードS C # 0 により2重に拡散されている。これにより、万が一、セル間のロングコードのタイミングが同期して移動機で受信された場合でも、当該制御コードの復調が可能となる。このように、B S k ~ B S k - 2 などの各基地局から送信された制御チャネルは非同期に多重化されて移動機に受信される。

【0008】移動機においては次に示す2段階の構成でセルサーチを行なう。まず、第1ステージにおいては、図示するように、移動機では、マッチドフィルタを用いて、受信信号サンプルと制御チャネル用のショートコードS C # 0 のレプリカとの相関を検出する。前述したように、受信信号中の各制御チャネルはロングコードの周期で各基地局共通のショートコードS C # 0 で拡散されたシンボル（図中の斜線の部分）を有している。このため、1ロングコード周期の期間前記ショートコードシンボルレプリカを用いて相関の検出を行なうと、図に示すように、各制御チャネルにおけるショートコード# 0 により拡散されたシンボルの受信タイミングに対応する位

置にそれぞれ相関のピークが検出される。移動機では、そのうちの最大の相関ピークを検出したタイミングを接続希望基地局の制御チャネルのロングコード同期タイミングであると決定する。

【0009】次に、第2ステージに移り、移動機では、前記基地局を識別するために、前記ロングコード同期タイミングを検出した制御チャネルを拡散しているロングコードの同定を、1個のスライディング相関器を用いて行なう。このために、初期セルサーチにおいては、システムで定められているロングコード群L C # 1 ~ L C # N のなかから順次ロングコードL C # i を選択し、該選択したロングコードL C # i と前記共通のショートコードS C # 0 の合成符号を生成して、前記第1ステージで得られた同期タイミングに対して相関検出を行なう。また、ハンドオーバ時の周辺セルサーチにおいては、現在接続している基地局から通知された周辺セルのロングコード群から、同様に順次ロングコードL C # i + ショートコードS C # 0 の合成符号を生成し、前記同期タイミングに対して相関検出を行なう。このようにして、相関検出値が閾値を超えるまでロングコードL C # i を変えて相関検出を行ない、閾値を超えたロングコードL C # k を受信制御チャネルのロングコードであると判定してセルサーチを終了する。これにより、当該基地局を識別することができる。

【0010】以上のように、ロングコードのタイミング同期とロングコードの同定とを分離することによりセルサーチを高速に行なうことができる。通常の基地局間非同期セルラシステムにおいてはセルサーチを行なうのに（拡散符号の数×拡散符号の位相数）回程度の相関検出を行なうことが必要であるのに対し、この提案されている方法によれば、（拡散符号の数+拡散符号の位相数）回程度の相関検出で済むこととなる。

【0011】また、本出願人は、より高速に基地局間非同期セルラシステムにおける初期同期を実行することができる方法を提案している（特願平9-11960号）。この方法は、前記合成コードのうちの所定の切片との相関を検出することにより高速にロングコードの同定を行うようにしたものである。これにより、前述したスライディング相関器を用いる場合と比較してより高速にロングコードの同定が可能となり、高速な初期同期ができるようになる。

【0012】図14を参照して、上記提案されている方法について説明する。図14において、1は複素型マッチドフィルタ、2は拡散符号生成部、3は電力計算部、4はロングコード同期タイミング判定部、5は閾値計算部、6はロングコード同定部である。前記マッチドフィルタ1は、図示するように、サンプリングクロックCLに応じてベースバンド受信信号をサンプリングし順次シフトする、後述する合成コードの切片のチップ数に等しい段数（この例においては、128段）のシフトレジス

タ11、前記合成コードの切片がロードされる拡散符号レジスタ12、前記シフトレジスタ11と前記拡散符号レジスタ12の対応する段のデータの乗算をそれぞれ実行する複数個（この例においては、128個）の乗算器13、および、前記各乗算器13の出力の総和を算出する加算器14から構成されている。なお、このマッチドフィルタ1としては、CCD（Charge Coupled Device）やSAW（Surface Acoustic Wave）フィルタを用いたもの、あるいは、デジタルIC回路によるものも用いることができるが、本出願人により提案されているアナログマッチドフィルタを使用するのが演算速度、消費電力および演算精度の点から好適である。

【0013】さて、基地局からのスペクトラム拡散された送信信号は、受信アンテナから高周波受信部に入力され、中間周波信号に変換された後、中間周波数発振器の出力と乗算されローパスフィルタを通してベースバンド受信信号となる。このベースバンド受信信号は、前記マッチドフィルタ1に入力され、拡散符号生成部2から供給される拡散符号レプリカと相関がとられる。電力計算部3は、マッチドフィルタ1の相関出力の電力を計算し、ロングコード同期タイミング判定部4、閾値計算部5、ロングコード同定部6に出力する。ここで、前記マッチドフィルタ1は複素型のマッチドフィルタとされており、同相成分（I成分）と直交成分（Q成分）の相関出力がそれぞれ出力される。前記電力計算部3は、その絶対値（の2乗） (I^2+Q^2) を算出する。

【0014】拡散符号生成部2は、ロングコード同期タイミング判定部4およびロングコード同定部6により制御される。前述のように、この拡散符号生成部2は、初期セルサーチ時には、各基地局の制御チャネルに共通のショートコードSC#0を出力し、また、ロングコード同期タイミングが検出された後は、各セル、すなわち各基地局に固有の各ロングコードLC#iとショートコードSC#0との合成コード#iのNチップの各切片を順次取り替えながら出力することとなる。また、ハンドオーバーする前の周辺セルサーチにおいては、上述した初期セルサーチ時と同様に、各基地局の制御チャネルからの共通の制御コードを受信し、これに基づいて各基地局のロングコード同期タイミングを判定する。ハンドオーバー先の基地局のロングコード同期タイミングが判定された後は、現在属している基地局の制御チャネルから受け取った周辺セルのロングコードの情報に基づいて、サーチすべき複数のロングコードLC#iとショートコードSC#0の合成コードの部分的なNチップの各切片を、順次取り替えながら出力する。

【0015】ロングコード同期タイミング判定部4は、初期セルサーチの場合、拡散符号生成部2からショートコードSC#0を前記マッチドフィルタ1中のPN符号レジスタ12にロードさせるとともに、最大の相関値の平均電力（所定数のロングコード周期にわたって平均化

された電力値）が出力される時点のタイミングを選び出し、このタイミングをロングコード同期タイミングとして、拡散符号生成部2および閾値計算部5に出力する。閾値計算部5は、ロングコード同期タイミング時の最大の相関値の電力に基づいてロングコード同定部6に出力する閾値を計算する。また、ハンドオーバーする前の周辺セルサーチの場合には、同様に拡散符号生成部2からショートコードSC#0をマッチドフィルタ1にロードさせるとともに、現在通信中の基地局を除いて最大の相関値の平均電力が出力される時点のタイミングを選び出し、このタイミングをハンドオーバー先の基地局のロングコード同期タイミングとして拡散符号生成部2等に出力し、拡散符号生成部2は、各切片の第1番目のものをマッチドフィルタ1にロードさせる。

【0016】ロングコード同定部6は、ロングコード同期タイミング検出後、前述した各合成符号の切片を取り替えて順次ロードさせるとともに、信号電力計算部3の出力を所定の閾値と比較する。この閾値を越えていれば、このとき拡散符号生成部2にロードしている合成コードに対応してロングコードのコード番号を、受信すべき基地局のロングコードであると判定する。マッチドフィルタ1の出力および信号電力計算部3の出力は、図示しない受信データ処理部に必要に応じて出力される。例えば、マッチドフィルタ1の出力をレーク合成回路に出力したり、信号電力計算部3の出力をマルチバス検出部に出力してバスダイバーシティ受信を行うことができる。

【0017】図15および図16のフローチャートを参照して、この提案されている方法についてさらに詳細に説明する。前述したように、この初期同期方法は、2ステージからなる構成とされており、図15の(a)に示すように、ステップS100のロングコードタイミング検出処理と、ステップS200のロングコード同定処理とからなっている。図15の(b)は、前記ステップS100のロングコードタイミング検出処理のフローチャートであり、まず、ステップS101において、前記マッチドフィルタ1におけるPN符号レジスタ12に前記拡散符号生成部2から前記共通ショートコードSC#0をロードする。これにより、前記マッチドフィルタ1から前述したベースバンドの受信信号サンプルと前記共通ショートコードSC#0との相関出力が出力されることとなる。

【0018】次に、ステップS102に進み、前記電力計算部3において前記マッチドフィルタ1からの相関出力の電力を計算する。そして、ステップS103に進み、所定の閾値を越えた前記電力値とそのタイミング（対応時刻）とを記憶し、複数周期にわたってそれらの平均値を算出する。そして、該平均値の中から、最大のものを選び出し、当該タイミングからチップ同期およびロングコード同期タイミングを決定する。以上が前記ス

ステップS100のロングコードタイミング検出処理である。

【0019】次に、前記ステップS200のロングコード同定処理について、図16のフローチャートを参照して説明する。ここでは、まず、ロングコードの番号*i*を初期値1に設定し（ステップS201）、前記マッチドフィルタ1に合成コード#*i*（ロングコードLC#*i*と前記共通ショートコードSC#0との合成コード）の所定数Nチップ（この例においては、第1チップ～第128チップの128チップ）の切片をロードする（ステップS202）。これにより、前記マッチドフィルタ1において合成コード#1の前記切片と受信信号サンプルとの相関演算が実行される。そして、ステップS203に進み、前記電力計算部3から出力される当該相関出力の電力値が、前記閾値計算部5において算出された所定の閾値よりも大きな値であるか否かが判定される。この判定の結果がYESのときは、ステップS206に進み、当該ロングコード番号*i*を対応するロングコードであると決定する。

【0020】一方、前記ステップS203の判定結果がNOのときは、ステップS204に進み、判定したロングコードの番号*i*が最後のロングコードであるか否かを判定する。この結果、最後のロングコードではないときには、ステップS205に進み、当該ロングコード番号*i*を*i*+1に更新して、前記ステップS202に戻り、更新されたロングコード*i*に対応する合成コードについての相関処理を実行する。また、最後のロングコードの判定であったときは、前記ステップS100におけるロングコード同期タイミング検出の誤りであったとして、前記ステップS100に戻って、再度ロングコード同期タイミング検出を実行する。

【0021】ここで、前記各合成コードの切片と受信ベースバンド信号との相関処理について、図17を参照して詳細に説明する。図17において、横軸は時間軸であり、(a)は前記マッチドフィルタ1のシフトレジスタ11に入力されるベースバンドの受信信号サンプル、(b)は前記相関処理において参照符号とされる前記各合成符号#1～#512の各Nチップ（この例においては、128チップ）の切片を示している。この図に示すように、前記第1のロングコードLC#1と前記共通ショートコードSC#0との合成符号#1については、その第1チップ～第128チップが参照符号として前記PN符号レジスタ12にロードされる。前述のように、前記シフトレジスタ11には、前記ロングコード同期タイミングからサンプリングクロックCL毎に受信ベースバンド信号がサンプリングされて順次入力シフトされ、該シフトレジスタ11の各段の内容と前記PN符号格納レジスタ12の各段の内容とが前記128個の乗算器13においてそれぞれ乗算される。そして、128チップ分のベースバンド受信信号サンプルが前記シフトレジスタ

1に格納された時点において、前記加算器14から前記各乗算器13の出力の和、すなわち、前記合成符号#1と受信信号サンプルとの相関出力が出力されることとなる。

【0022】次に、前記ベースバンド受信信号が新たにMチップ（Mは整数）入力され、M回シフトしたタイミングでは、前記シフトレジスタ11には前記ベースバンド受信信号の第M+1番目～第M+128番目のサンプルが格納されている。このとき、前記PN符号レジスタ

12に、第2番目の合成コード#2の第M+1チップ～第M+128チップをロードする。これにより、前記加算器14からは前記第2番目の合成コード#2の128チップの切片と前記受信信号サンプルとの相関出力（128チップ分の部分相関出力）が出力される。

【0023】そして、前記部分相関出力の電力値が前記閾値を越え、前記ステップS203（図103）の判定結果がYESとなるまで、Mチップの間隔を置いて、順次、第3番目の合成コード#3、第4番目の合成コード#4の順に、それぞれの部分相関を算出していくこととなる。なお、前記Mの値は、理論的にはM=1としてもよいが、チップ同期の精度、相関ピークの変動等を考慮した場合、余裕を持たせて、M=4程度とするのが好適である。

【0024】このように、この提案されている方法によれば、マッチドフィルタにおけるシフトレジスタ中に先行する受信サンプルが格納されていることを利用しているために、参照符号となる各合成コードの切片をわずかにMチップの間隔を置くだけで、順次切り替えて、それらの部分相関を検出することができ、非常に高速にロングコードの同定を行うことが可能となる。例えば、上述のように、切片のチップ数を128チップとし、Mの値を4、ロングコードの総数を512とした場合、最長でも、 $128 + (512 - 1) \times 4 = 2172$ チップの時間で全てのロングコードに対して1回のサーチを行うことができる。

【0025】

【発明が解決しようとする課題】以上説明した初期同期法によれば、セルサーチを高速に実行することができるが、ノイズの影響に対する考慮が十分に払われているとはいえない。また、前記図14中に点線で示したように、実際にはマルチバスが発生している。しかしながら、上述した方法においては、このマルチバスについて十分に考慮が払われているとは言えない。したがって、より高精度にロングコードの同定を行うことが望まれている。

【0026】そこで、本発明は、基地局間非同期CDMAセルラシステムにおいて、高速かつ高精度なロングコードサーチ方法および受信機を提供することを目的としている。

【0027】

【課題を解決するための手段】上記目的を達成するために、本発明のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、（1）前記ロングコードにおける前記部分的コードの位置を順次シフトして前記切片を所定個数生成し、（2）これら切片と前記受信信号との相関演算を行い、（3）前記相関演算の出力に基づいて電力を算出し、（4）当該ロングコードの前記所定個数の切片に対応する電力の平均値を算出し、（5）該平均値が所定の閾値を越えるまで前記ロングコードを変更し、（6）前記平均値が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。

【0028】また、本発明の他のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、（1）前記ロングコードにおける前記部分的コードの位置を順次シフトして前記切片を所定個数生成し、（2）これら切片と前記受信信号との相関演算を行い、（3）当該ロングコードの前記所定個数の切片に対応する相関出力の平均値を算出し、（4）この平均値に基づいて電力を算出し、（5）この電力が所定の閾値を越えるまで前記ロングコードを変更し、

（6）前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。

【0029】さらに、本発明のさらに他のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、（1）前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、（2）これら切片と前記受信信号との相関

演算を行い、（3）該相関演算の出力に基づいて電力を算出し、（4）これら電力のうち所定の閾値を越えた電力を選出し、（5）これら選出された電力の平均値を算出し、（6）該平均値が所定の閾値を越えるまで前記ロングコードを変更し、（7）前記平均値が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。

- 【0030】さらにまた、本発明のさらに他のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードと各セル共通の共通制御チャネルのためのショートコードとを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、（1）前記ショートコードと前記受信信号との相関演算を行い、該相関出力の電力を複数シンボルにわたって巡回積分し、（2）該巡回積分結果から前記電力の最大値およびこの最大値から所定時間以内の電力ピークに対応したタイミングを選出し、（3）前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、（4）これら切片と前記受信信号との相関演算を行い、（5）該相関演算の出力に基づいて電力を算出し、（6）これら電力のうち前記選出されたタイミングの電力の平均値を算出し、（7）該平均値が所定の閾値を越えるまで前記ロングコードを変更し、（8）前記平均値が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。
- 【0031】さらにまた、本発明のさらに他のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、（1）前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることにより、前記切片を所定個数生成し、（2）これら切片と前記受信信号との相関演算を行い、（3）これら相関演算出力から電力を算出し、（4）これら電力のうち所定の閾値を越えた電力を選出し、（5）前記各部分的コードを循環シフト

しつつ、前記選択された電力に対応するI、Q成分の相関演算出力をフェージング補正してレーク合成し、

(6) これらレーク合成結果の平均値を算出し、(7)この平均値に基づいて電力を算出し、(8)この電力が所定の閾値を越えるまで前記ロングコードを変更し、

(9) 前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。

【0032】さらにまた、本発明のさらに他のDS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法は、各セルに固有のロングコードと各セル共通の共通制御チャネルのためのショートコードとを含む拡散符号系列を用い、前記ロングコードの同期タイミングを検出した後に、前記ロングコードの一部分あるいはこの部分的コードに基づくコード（以下、これらを「切片」という）によって受信信号のロングコードをサーチする、DS-C DMA基地局間非同期セルラ方式におけるロングコードサーチ方法であって、(1) 前記ショートコードと前記受信信号との相関演算を行い、該相関出力の電力を複数シンボル分にわたって巡回積分し、

(2) 該巡回積分結果から前記電力の最大値およびこの最大値から所定時間以内の電力ピークに対応したタイミングを選出し、(3) 前記ロングコードにおける前記部分的コードの位置をシフトして複数の部分的コードを定義し、該定義された各部分的コードに基づくコードを循環シフトすることによって、前記切片を所定個数生成し、(4) これら切片と前記受信信号との相関演算を行い、(5) 前記各部分的コードを循環シフトしつつ、前記選出されたタイミングで相関演算出力のI、Q成分をフェージング補正してレーク合成し、(6) これらレーク合成結果の平均値を算出し、(7) この平均値に基づいて電力を算出し、(8) この電力が所定の閾値を越えるまで前記ロングコードを変更し、(9) 前記電力が所定の閾値を越えたときに当該切片に対応するロングコードを特定し、これによって当該ロングコードに対応するセルを特定するものである。さらにまた、前記切片は各通信チャネルに対応したショートコードとロングコードとの合成コードの一部分とされているものである。

【0033】

【発明の実施の形態】以下、本発明のロングコードサーチ方法について説明するが、本発明のロングコードサーチ方法は、前記図14～図16に関して説明した提案されている方法と基本的に同一の構成の上で実施されるものであり、前記図14～図16に関して説明した事項と重複する説明は省くこととする。

【0034】まず、本発明のロングコードサーチ方法の第1の実施の形態について、図1を参照して説明する。この実施の形態は、ノイズの影響を防止するために、連続する複数のシンボルについての相関出力の電力の平均値を算出し、該平均値に基づいて判定をするようにした

ものである。

【0035】図1は、この第1の実施の形態が適用された場合における前記ロングコード同定部6の機能ブロック図である。図1において、31は前記電力計算部3(図14)からの出力が入力され、これをデジタルデータに変換するアナログデジタル変換器である。このアナログデジタル変換器31の出力は平均処理部32に入力され、該平均処理部32において、連続する複数シンボル分の相関信号電力の平均値が算出される。すなわち、この平均処理部32において、前記デジタルデータに変換された相関信号電力を複数シンボル分保持し、これらを加算したのち除算して、その平均値を算出する。この平均処理部32の出力は、判定部33に入力され、該判定部33において前記閾値計算部5(図14)において算出された閾値と比較されることとなる。このように、複数回の部分相関出力の平均値を算出し、該平均値と閾値とを比較することにより、ノイズの影響を防ぐことができる。なお、この部分相関を検出すための前記合成符号の切片のチップ数は、1シンボルに対応するチップ数に等しい長さとされている。また、前記平均処理部32および判定部33をアナログ演算回路を用いて実現することもでき、この場合には、前記アナログデジタル変換器31を省略することが可能となる。

【0036】この第1の実施の形態における前記ロングコード同定処理について、図2のフローチャートおよび図3のタイミングチャートを参照して説明する。ここで、図2のロングコード同定処理は、前記図15の(a) (b)に示したロングコードタイミング検出処理の後に実行されるものである。また、図3において、横軸は時間軸を示し、(1)は受信サンプルデータ、(2)はそのサンプリングクロックCLである。前述のように、各サンプリングクロック毎にベースバンドの受信信号がサンプリングされ、(1)の受信サンプルデータは、前記マッチドフィルタ1中のシフトレジスタ11における最終段(第128段)に格納されている受信信号サンプルを示している。(3)は前記マッチドフィルタ1中のPN符号レジスタ12に格納される合成コードの切片(PN切片)、(4)は前記電力計算部3から出力される前記受信信号サンプルと前記PN切片との相関信号の電力、(5)は前記平均処理部32から出力される前記相関信号電力の平均出力、(6)は前記判定部33の出力を示している。なお、説明を簡単にするために、このタイミングチャートおよび後述するタイミングチャートにおいては、前述した図17におけるMを1とし、また、各部における処理に要する遅延時間は無視している点に注意されたい。

【0037】さて、このロングコード同定処理が開始されると、まず、ステップS11において、判定すべき合成コードの番号Jが初期値1に設定される。次に、ステップS12において、当該合成コード#Jの切片の番号

k が初期値 1 に設定される。そして、ステップ S 13において、前記拡散符号生成部 2 (図 14) から、当該合成コード # J の切片 k が前記マッチドフィルタ 1 中の P N 符号レジスタ 12 にロードされる。図 3 に示した例においては、期間 T 1 に、合成コード # 1 の第 1 切片 (# 1. 1)、すなわち、合成コード # 1 の第 1 チップ～第 128 チップがロードされている。これにより、前記マッチドフィルタ 1 において、受信信号サンプルと前記切片 # 1. 1 との相関が算出され、前記電力計算部 3 (図 14) からその電力が出力される。次に、ステップ S 15において、その電力値をタイミングデータとともに記憶保持する。

【0038】次に、ステップ S 16 に進み、前述した合成コードの切片の番号 k が予定されている最終の値に等しいか否かが判定される。図示した例においては、 $k = 3$ とされている。期間 T 1 においては、この判定の結果が NO となるので、ステップ S 17 に進み、 k を 1 だけ増加させ、前記ステップ S 13 に戻る。それにより、今度は、前記合成コード # 1 の第 2 チップ～第 129 チップである切片 2 (# 1. 2) が前記 P N 符号レジスタ 12 にロードされる。これにより、期間 T 2 に前記シフトレジスタ 11 に格納されている受信信号サンプルとこの切片 2 との相関がとられ、その電力が出力される (ステップ S 14)。そして、この平均データと当該タイミング情報を保持する (ステップ S 15)。そして、再び、前記 k が予定されている最大値に達したか否かが判定される。このようにして、 $k = 3$ となるまで、当該合成コードの切片を順次移動させながら、相関処理を行う。

【0039】そして、 $k = 3$ となり、前記ステップ S 16 の判定結果が YES となったとき、ステップ S 18 に進み、前記ステップ S 15 において保持した当該合成コードに対する k 個のシンボルに対応する相関信号電力の平均値を算出する。そして、ステップ S 19 において、この平均値が所定の閾値以上であるか否かを判定する。この判定結果が YES のときは、当該合成コードに対するロングコードを当該基地局のロングコードであるとして、このロングコード同定処理を終了する。

【0040】一方、前記ステップ S 19 の判定結果が NO のときは、ステップ S 20 に進み、判定した合成コードが判定すべきロングコードの最後のものであったか否かを判定する。この判定結果が YES のときは、前記ステップ S 100 におけるロングコード同期タイミングの検出に誤りがあったとして、前記ステップ 100 (図 15 (a)) に戻る。また、この判定結果が NO のときは、前記合成コードの番号 J を 1 つ増加して、前記ステップ S 12 に戻り、前述した処理を繰り返す。例えば、図 3 に示すように、 $J = 2$ として、合成コード # 2 の第 1 番目の第 1 番目の切片 # 2. 4 (これは、合成コード # 2 の第 4 チップ～第 131 チップとなる) を前記 P N

符号レジスタ 12 にロードし、受信信号サンプルとの相関をとる。

【0041】このように、この実施の形態においては、各合成コードの切片について、受信信号サンプルと連続する複数の切片との相関をとり、その信号電力の平均値に基づいてロングコードの同定を行なうようにしている。したがって、ノイズやフェージングの影響を平均化することができ、誤判定を少なくすることができます。なお、上述の例においては、3 つの相関出力の電力の平均値を算出していたが、これに限られることはなく、任意の個数の相関出力の電力の平均値を算出するようにできる。

【0042】次に、本発明の第 2 の実施の形態について、図 4 の機能ブロック図、図 5 のフローチャート、および、図 6 のタイミングチャートを参照して説明する。図 4 に示すように、この実施の形態は、前記ロングコードの同定を行うチャネル (制御チャネル) が、変調されていない場合に適用して好適なものであり、前記第 1 の実施の形態の場合よりもよりノイズやフェージングに強いものである。

【0043】図 4 に示すように、この実施の形態においては、前記マッチドフィルタ 1 の出力およびその電力出力を直接に A/D 変換部 4 1 に入力している。そして、該 A/D 変換部 4 1 の出力を平均処理部 4 2 に入力し、前述の場合と同様に 1 つの合成コードについて 1 チップずつずらされた連続する複数の切片に対する相関出力を保持し、その電力出力が所定の閾値を越えたとき、その相関出力の平均値を I、Q 成分それぞれについて算出している。そして、この平均値を、電力計算部 4 3 に入力して、その電力 ($I^2 + Q^2$) を算出し、判定部 4 4 において前述した閾値と比較してロングコードの判定を行うようしている。なお、前記平均処理部 4 2、電力計算部 4 3 および判定部 4 4 をアナログ演算回路を用いて構成することもでき、この場合には、前記アナログデジタル変換器 4 1 を省略することが可能となる。

【0044】図 5 のフローチャートに示したこの第 2 の実施の形態における処理は、前述した図 2 のフローチャートを比較して、ステップ S 34 における処理が単に相関処理である点、および、ステップ S 38 の平均出力処理の後にステップ S 39 の電力計算処理が付加されている点で相違している。なお、その他の処理は、前記図 2 に示したフローチャートと同一であるため、ここでは、その詳細な説明は省略することとする。また、図 6 のタイミングチャートについても、(4) の平均出力を算出した後に (5) の電力出力が出力されている点を除いて、前記図 3 と同一であるので、ここでは、詳細な説明を省略することとする。

【0045】このように、この第 2 の実施の形態によれば、マッチドフィルタ 1 からの相関出力 (I 成分および Q 成分) の平均値から電力を計算しているため、正と負

のノイズ成分が互いに打ち消され、前記第1の実施の形態の場合よりも大きなノイズ軽減効果を期待することができる。ただし、制御チャネルにデータ変調がなされている場合には、平均出力は0となってしまうため、この実施の形態は制御チャネルが無変調である場合に好適である。

【0046】次に、本発明の第3の実施の形態について、図7の機能ブロック図、図8のフローチャートおよび図9のタイミングチャートを参照して説明する。この実施の形態は、マルチバスを考慮したものであり、複数のバスの受信信号の相関信号電力を加算し、それらの平均値に基づいて判定を行っている。したがって、前述した第1および第2の実施の形態のように単一バスの受信信号を用いる場合よりも、受信信号電力を有効に利用することが可能となり、ノイズやフェージングの影響をより軽減することができる。

【0047】図7において、51は前記電力計算部3(図14)の出力が入力され、これをデジタル信号に変換するA/D変換部、52は該A/D変換部51からの各バスに対応する相関信号電力データを保持し、それらの平均値を算出する平均処理部、53は前記平均処理部52の出力と前述した閾値計算部5(図14)からの閾値データとを比較する判定部である。

【0048】図8は、この第3の実施の形態の動作を説明するためのフローチャートである。ここで、前述の場合と同様に、Jは判定される合成コードすなわちロングコードの番号、kは1つの合成コードに対する相関出力の平均値を算出するための複数のシンボルの数を示している。また、iはマルチバスを検出するため遅延期間を設定するためのチップ数である。

【0049】また、図9のタイミングチャートにおいて、横軸は時間を示しており、(1)は受信サンプルデータ、(2)はサンプリングクロックCL、(3)は前記シフトレジスタ1中のPN符号レジスタ12に格納される合成符号の切片を示している。この(3)中にハッキングがなされている部分は、このタイミングにおいてピークが検出されたことを示している。また、(4)は前記電力計算部3(図14)の出力、(5)は1つの切片に対するマルチバスの相関出力の平均出力、(6)は1つの合成コードに対する複数の切片のマルチバス相関出力の平均値、(7)は判定出力を示している。なお、図9には、前記kを2とし、iを6とした場合のタイミングチャートが示されている。この場合には、6チップ時間までの遅延を有するマルチバス信号を利用することが可能となる。

【0050】この実施の形態におけるロングコード同定処理が開始されると、まず、ステップS51において、前記判定すべき合成コードの番号Jが1に初期化される。そして、ステップS52およびS53において、前記kおよびiがそれぞれ初期値1に設定される。これに

より、ステップS54において、前記マッチドフィルタ1のPN符号レジスタ12に第1番目の合成コード#1の第1番目の切片(#1.1-0)、すなわち、合成コード#1の第1～第128チップがロードされる(図9の期間T1)。そして、前記マッチドフィルタ1において前記受信信号サンプルとこの切片(#1.1-0)との相関が算出され、前記電力計算部3からその信号電力が输出される(S55)。この信号電力が所定の閾値以上であるときは、そのタイミング情報をともに保持され(ステップS56)、各バスの相関電力が加算される(ステップS57)。

【0051】なお、前記共通制御チャネルのショートコードにより、あらかじめ相関演算出力が充分大きいタイミングを検出しておくことが可能であり、この場合には、前記ステップS56における閾値処理は不要となる。すなわち、前述したロングコード同期タイミングの検出時において、前記各基地局の制御チャネルに共通のショートコードSC#0との相関出力の電力を複数シンボル分にわたって巡回積分、すなわち、複数シンボル分の相関ピークを積算し、その最大値および該最大値から所定時間以内の電力ピークに対応したタイミングを検出しておく。そして、この選出したタイミングにおける前記電力計算部3の出力を前記ステップS57で加算するようとする。

【0052】次に、ステップS58に進み、前記iの値が最大値に達したか否かが判定される。この判定結果がNOのときは、ステップS59に進み、iを1だけ増加させて、さらに、ステップS60において、前記PN符号レジスタ12に格納されている切片を1段循環シフトさせる。これにより、前記PN符号レジスタ12には、合成コード#1の第1～第128チップのデータが1チップ循環シフトされた合成コード#1の第128チップ、第1チップ～第127チップ(#1.1-1)が格納されることとなる(図9の期間T2)。そして、前記ステップS55に戻り、受信信号サンプルとこの1チップ循環シフトされた合成コード#1.1-1との相関がoutputされる。このとき、図9にハッキングで示すように、相関出力の信号電力が所定値以上(ピーク)となると、ステップS56において、その電力値がタイミングデータとともに保持される。以下、前記iの値が設定された最大値になるまで、この処理が繰り返され、各バスの相関電力が加算される(ステップS57)。

【0053】前記ステップS58の判定結果がYESとなったときは、ステップS61に進み、前記kが最大値となったか否かが判定される。この判定の結果がNOのときは、ステップS62に進み、kの値を1つ増加して、前記ステップS53に戻る。そして、この同一の合成コードJにおける新しい切片k(図9においては、T7における#1.7-0、すなわち、合成コード#1における第7チップ～第134チップ)を前記PN符号レ

ジスタ12にロードし、前記受信信号サンプルとの相関処理を実行する。以下、前述の場合と同様に、iの値が最大値となるまで、前記P/N符号レジスタ12に格納されている当該切片を循環シフトして相関を検出し、ピークの相関電力を加算する。そして、kの値が最大値になるまで、上述した処理を繰り返し、ステップS61の判定結果がYESとなると、ステップS63に進み、以上の処理により算出された各切片における複数のバスの相関電力の和の平均値が算出される。そして、ステップS64に進み、該平均値が所定の閾値以上であるか否かを判定する。

【0054】このステップS64の判定結果がNOのときは、ステップS65に進み、前述の場合と同様に、Jの値が最大値に達しているか否かを判定し、最大値に達していないときは、ステップS66においてJの値を更新して、前記ステップS52に進む。一方、前記ステップS64の判定結果がYESのときは、前述したロングコード同期タイミング検出に誤りがあったとして、前記ステップS100(図15の(a))に戻る。また、前記ステップS64の判定結果がYESのときは、ステップS67に進み、当該ロングコードを当該基地局のロングコードであると判定する。

【0055】このように、この実施の形態によれば、前述した第1の実施の形態と同様に複数のシンボル分の平均値を用いることに加えて、複数のバスの相関電力の和を加算して用いている。したがって、单一のバスの受信信号を用いる前記第1および第2の実施の形態の場合よりも、ノイズやフェージングの影響をより多く排除することが可能となる。

【0056】次に、本発明の第4の実施の形態について、図10のロングコード同定部の機能ブロック図、図11のフローチャート、および、図12のタイミングチャートを参照して説明する。この実施の形態は、前述した第3の実施の形態と同様にマルチバスを利用するものであるが、各バスの相関出力の電力をただ単に加算するのではなく、I、Q成分それぞれの相関出力をフェージング補正した後にレーク合成し、このレーク合成結果を複数シンボル分平均してから電力を算出する。これにより、前記第3の実施の形態よりもより高精度のロングコードの判定が可能となる。なお、この実施の形態は、制御チャネルが無変調の場合に適用して好適である。

【0057】図10において、61は、前記マッチドフィルタ1の出力が直接に入力されるA/D変換器、62は該A/D変換器の出力に対し、フェージング補正を行うフェージング補正部である。ここでは、ロングコード同定に無変調の制御チャネルを用いるものとされており、フェージングによる位相誤差は、マッチドフィルタ出力のI、Q成分を複数シンボルにわたって平均することによって推定される。したがって、前記マッチドフィルタ1の出力のフェージング位相誤差をこのフェージン

グ補正部62により補正するようしている。このように求められた位相誤差に基づき補正係数を算出し、この補正係数をI、Q成分それぞれの相関ピークに乘じ、フェージング補正を行う。63は、前記フェージング補正部62から出力される各バスの位相補正された相関出力をレーク合成し、複数のシンボルに対応するレーク合成出力の平均値を算出するレーク合成、平均処理部、64は該レーク合成、平均処理部63の出力の電力($I^2 + Q^2$)を算出する電力計算部、65は前記閾値計算部5

10 10 (図14)から供給される閾値と前記電力計算部64の出力とを比較する判定部である。

【0058】図11のフローチャートにおいて、ステップS74までは、前述した図8に示した第3の実施の形態と同一である。そして、この第4の実施の形態においては、ステップS75において、前記マッチドフィルタ1からの相関出力の電力が所定の閾値を越えているものを保持し、ステップS75～S78のループにより、前述した場合と同様にマルチバスの相関出力を検出している。なお、前述の場合と同様に、共通制御チャネルのショートコードにより、あらかじめ相関演算出力が充分大きいタイミングを検出しておくことが可能であり、この場合には、ステップS75における閾値処理は不要となる。

【0059】図12には、期間T2、T3およびT6において、第1番目の合成コード#1.1に対する相関出力のピークが示されている。そして、ステップS79において検出した各バスのフェージング補正が行われている。この補正是バス毎に異なる補正係数を用いて行われる。そして、ステップS80において、フェージング補正された各バスの相関出力のレーク合成を行う。前述したように、この処理を同一の合成コードについての複数k個の切片に対する相関出力について実行し(ステップS82)、ステップS83においてその平均値を算出する。図10に示した例においては、第1番目の合成コード#1について、切片#1.1と切片#1.7に対するレーク合成出力の平均値を算出している。そして、ステップS84に進み、該平均値の電力を算出し、前記閾値との比較を行っている。

【0060】このように、この実施の形態によれば、各40バスのフェージング補正を行ってレーク合成した結果の平均値を算出し、その電力値を用いてロングコードの同定を行っているために、前述した第1～第3の実施の形態の場合よりも、より高精度の同定を行うことが可能となる。

【0061】なお、以上に説明した実施の形態においては、前記切片は、ロングコードと各セルに共通の特定のショートコードとの合成コードの所定チップ数の切片であるとして説明したが、これに限られることはない。前記各セルに固有のロングコードの所定チップ数の一部分50そのものを前記切片として使用したり、あるいは、前記

切片、すなわちロングコードの一部分と各セルに共通の特定のショートコードとの合成コードに「+1」あるいは「-1」を乗じて変調した合成コードなどを使用することもできる。

【0062】

【発明の効果】以上説明したように、本発明のロングコードサーチ方法によれば、ノイズやフェージングの影響を取り除いて、ロングコードの同定を行うことができ、高精度のロングコードサーチを行うことが可能となる。

【図面の簡単な説明】

【図1】 本発明のロングコードサーチ方法における第1の実施の形態を説明するためのロングコード同定部の機能ブロック図である。

【図2】 本発明のロングコードサーチ方法における第1の実施の形態の動作を説明するためのフローチャートである。

【図3】 本発明のロングコードサーチ方法における第1の実施の形態におけるタイミングチャートの一例である。

【図4】 本発明のロングコードサーチ方法における第2の実施の形態を説明するためのロングコード同定部の機能ブロック図である。

【図5】 本発明のロングコードサーチ方法における第2の実施の形態の動作を説明するためのフローチャートである。

【図6】 本発明のロングコードサーチ方法における第2の実施の形態におけるタイミングチャートの一例である。

【図7】 本発明のロングコードサーチ方法における第3の実施の形態を説明するためのロングコード同定部の機能ブロック図である。

【図8】 本発明のロングコードサーチ方法における第3の実施の形態の動作を説明するためのフローチャートである。

【図9】 本発明のロングコードサーチ方法における第3の実施の形態におけるタイミングチャートの一例であ

る。

【図10】 本発明のロングコードサーチ方法における第4の実施の形態を説明するためのロングコード同定部の機能ブロック図である。

【図11】 本発明のロングコードサーチ方法における第4の実施の形態の動作を説明するためのフローチャートである。

【図12】 本発明のロングコードサーチ方法における第4の実施の形態におけるタイミングチャートの一例である。

【図13】 従来の2段階初期同期方法を説明するための図である。

【図14】 提案されている初期同期方法における機能構成を示すブロック図である。

【図15】 提案されている初期同期方法の動作を説明するためのフローチャートである。

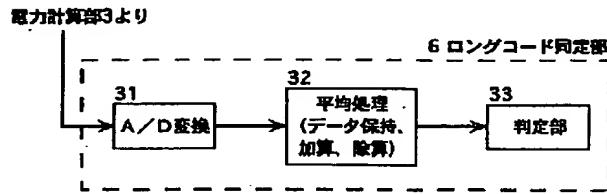
【図16】 提案されている初期同期方法の動作を説明するためのフローチャートである。

【図17】 提案されている初期同期方法の動作を説明するための図である。

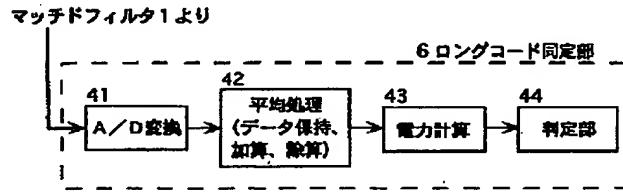
【符号の説明】

- 1 マッチドフィルタ
- 2 拡散符号生成部
- 3、4 3、6 4 電力計算部
- 4 ロングコード同期タイミング判定部
- 5 閾値計算部
- 6 ロングコード同定部
- 1 1 シフトレジスタ
- 1 2 P N 符号レジスタ
- 1 3 乗算器
- 1 4 加算器
- 2 1、3 1、4 1、5 1、6 1 A/D 変換部
- 2 2、3 3、4 4、5 3、6 5 判定部
- 3 2、4 2、5 2 平均処理部
- 6 2 フェージング補正部
- 6 3 レーク合成、平均処理部

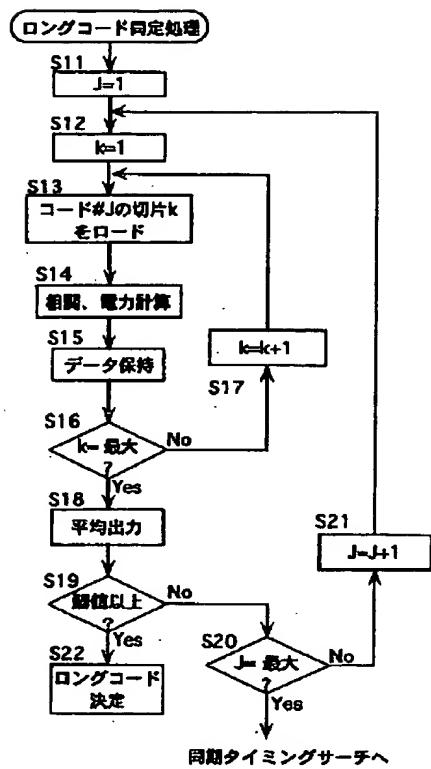
【図1】



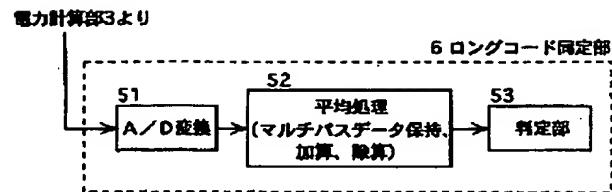
【図4】



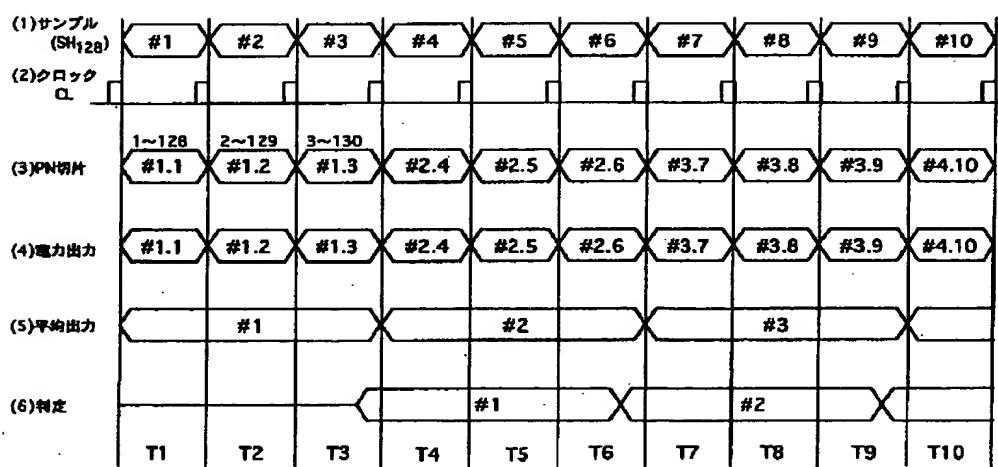
【図2】



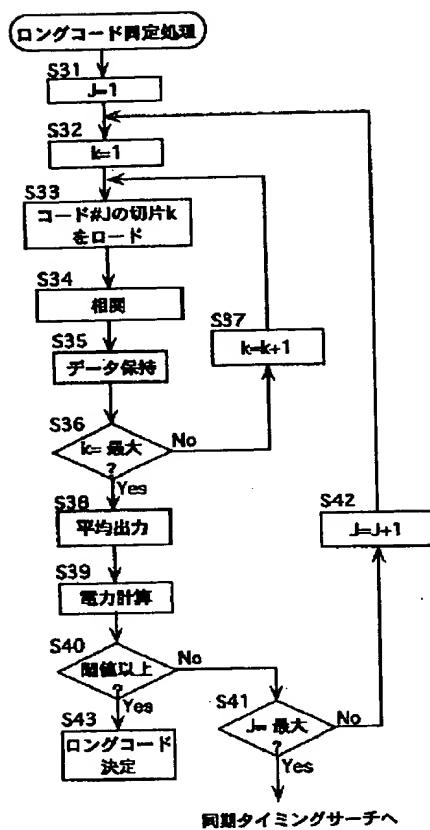
【図7】



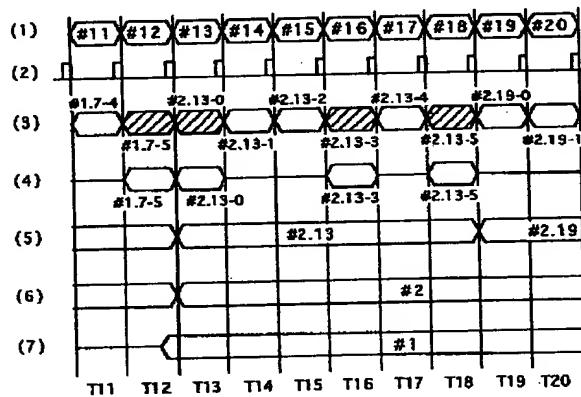
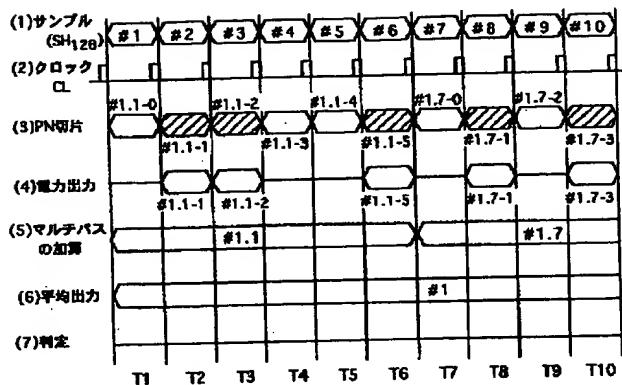
【図3】



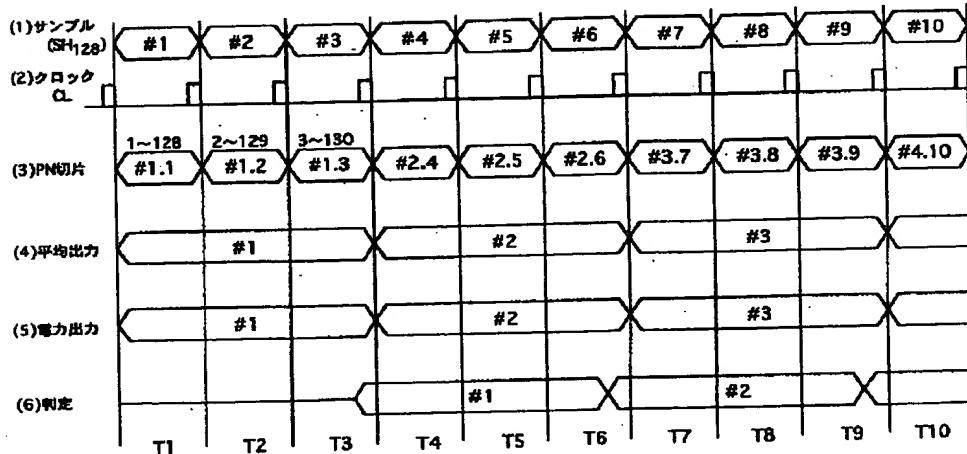
【図5】



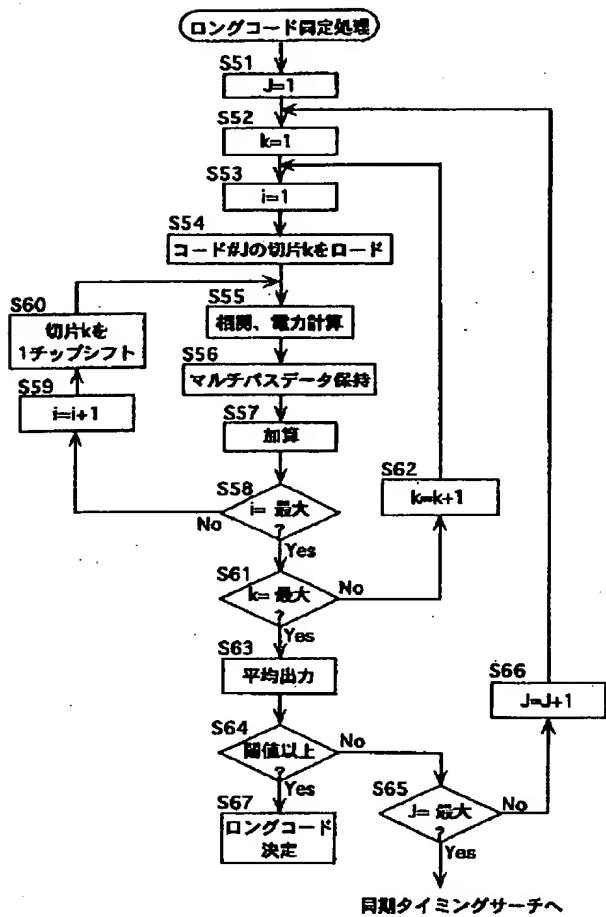
【図9】



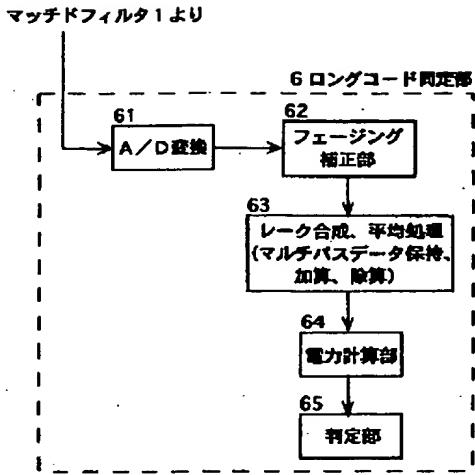
【図6】



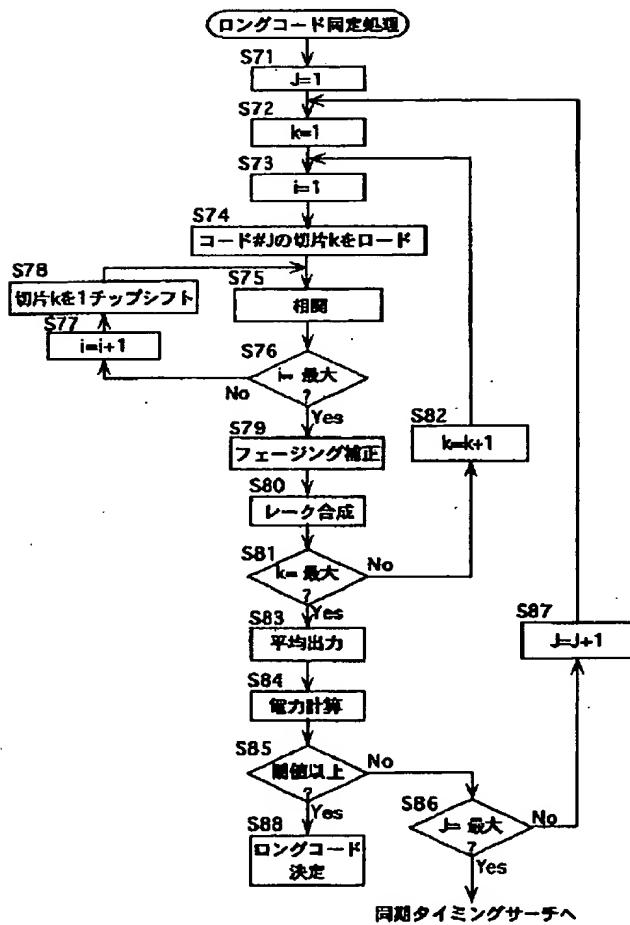
【図8】



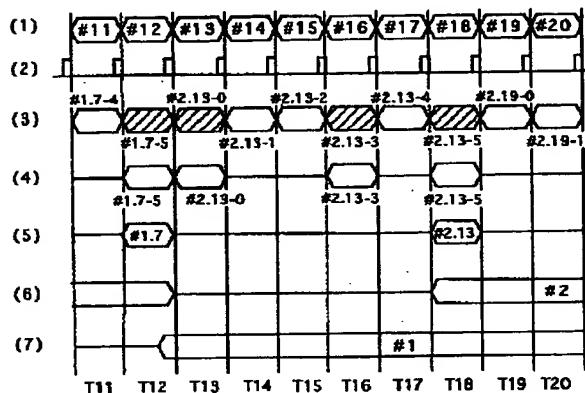
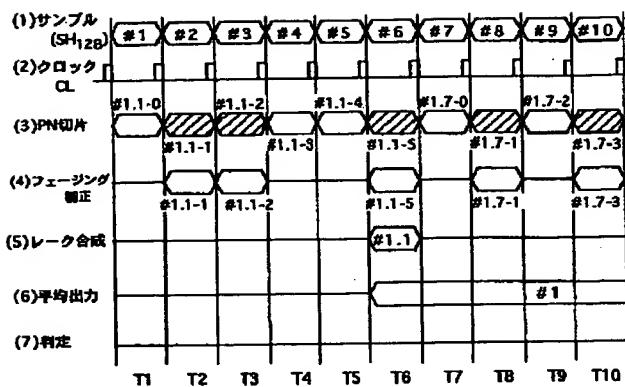
【図10】



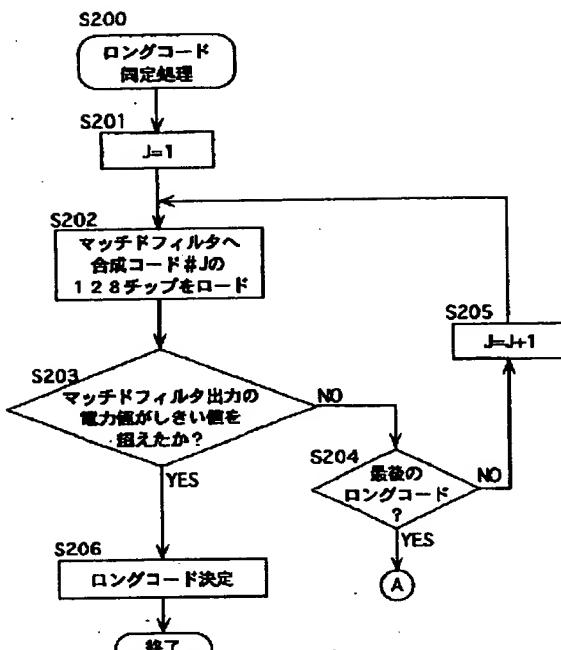
【図11】



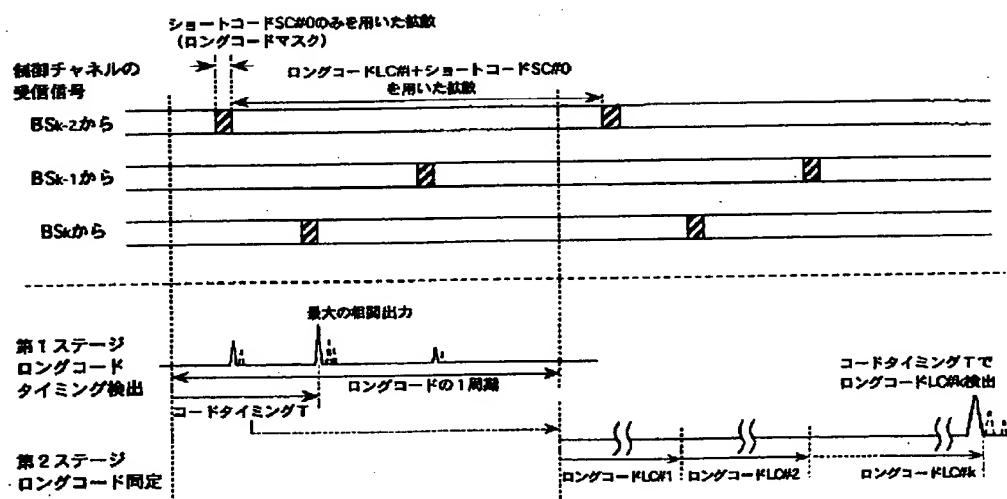
【図12】



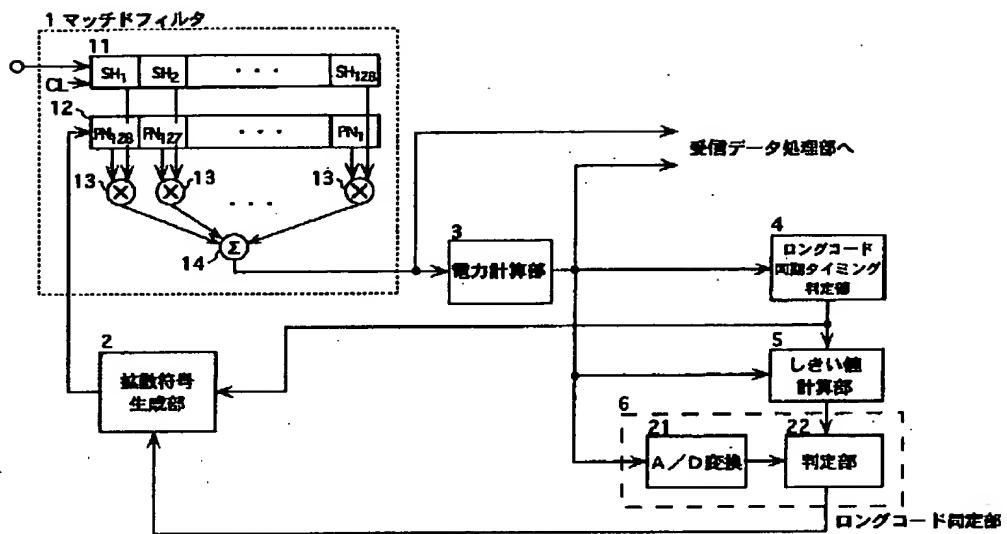
【図16】



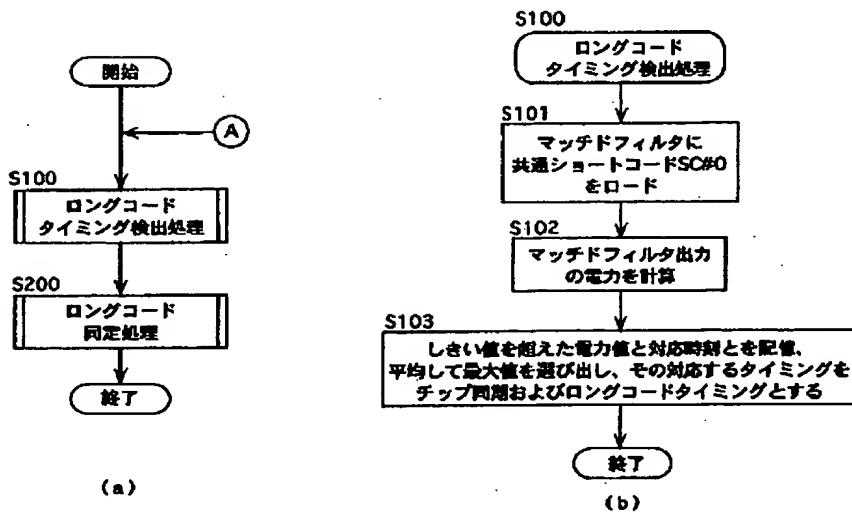
【図13】



【図14】



【図15】



【図17】

